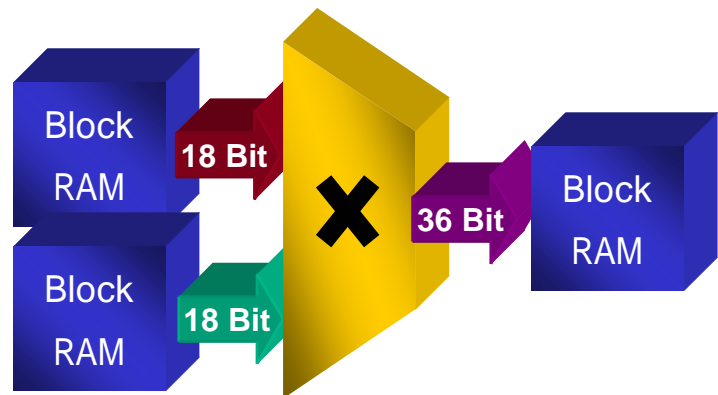




ザイリンクスFPGA Multiplier

機能

- 18 x 18 bit (符号付)
- 17 x 17 bit (符号なし)
- 隣接した18Kb Block RAMと高速接続
- Max:300MHz

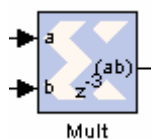


デバイス別 Multiplier搭載数

Spartan3	Multiplier数	Virtex-II	Multiplier数	Virtex-II Pro	Multiplier数
XC3S50	4	XC2V40	4	XC2VP2	12
XC3S200	12	XC2V80	8	XC2VP4	28
XC3S400	16	XC2V250	24	XC2VP7	44
XC3S1000	24	XC2V500	32	XC2VP20	88
XC3S1500	32	XC2V1000	40	XC2VP30	136
XC3S2000	40	XC2V1500	48	XC2VP40	192
XC3S4000	96	XC2V2000	56	XC2VP50	232
XC3S5000	104	XC2V3000	96	XC2VP70	328
		XC2V4000	120	XC2VP100	444
		XC2V6000	144		
		XC2V8000	168		

Easy to use

- MATLAB / Simulink上Xilinx Blocksetとして登録



Multiplier Type Parallel

- Use Dedicated Virtex-II Multipliers
- Pipeline to Greatest Extent Possible
- Use Placement Information for Core

パラメータ設定画面(一部)