東京エレクトロンデバイス株式会社　取り扱いザイリンクスツール一覧(4/21/2006)　　お問い合わせは　x-soft@teldevice.co.jp　まで

ザイリンクスツール		機能	プロセッサー設計						DSP設計	回路入力						配置配線					検証ツール					ンロ	HDLシミュレータ	
			EDK							ISE/プロジェクトナビゲータ						ISE/プロジェクトナビゲータ					ISE					ISE		
			PPCコア	MicroBlazeコア	周辺IP	コンパイラー	リンカー	デバッガー	Matlab ライブラリ	回路図入力	STATE EDITOR	論理合成	フィジカル合成	IP	Rocket IO/DCM ブロック生成ツール	ピン配置生成ツール	制約ファイルエディター	配置配線	フロアプランナ	FPGAエディター	消費電力計算ツール	タイミング解析ツール	実機デバッグツール	等価検証ツール	基板検証ツール	Bitファイル生成、書き込みツール	HDLシミュレータ	SWIFT IF (Rocket IO、CPUコアのシミュレーション)
メーカ	ツール名	ザイリンクス ツール名 / 型名							System Generator	ECS (PC版のみ)	HDL Bencher	XST		CORE Generator	Architecture Wizard	PACE	Constraint Editor	Place&Route	Floor Planner	FPGAエディター	Xpower	Timing Analyzer	Chipscope Pro			Impact	ModelSim XE	
ザイリンクス	ISE-Foundation (PC/WS)	DS-ISE-FND-J	＊CPU設計にはEDKが必要です。							●	●	●		●	●	●	●	●	●	●	●	●				●	△MXE Starter	×
	ISE-WebPACK	無償ツール!!								●	●	●		●	●	●	●	●	●	●	●	●				●	△MXE Starter	×
	ISE-Classic（Foundation）	無償ツール!!														●	●	●	●	●	●	●				●		
	Modelsim XE III	DO-SIM-xx																					○				○	×
	ChipScope Pro	DO-CSP-PRO																					○					
	EDK	DO-EDK	●	●	●	●	●	●		＊FPGA設計には併せてISEが必要です。																		
	System Generator								◎	＊FPGA設計には併せてISEが必要です。					◎System GeneratorにはMatlab/Simlink	△SystemGeneratorでのCPUコアの開発にはEDKが必要です。											

3rdパーティー製ツール		機能	プロセッサー設計						DSP設計	高級言語	回路入力						配置配線						検証ツール					ダウンロード	HDLシミュレータ	
			PPCコア	MicroBlazeコア	周辺IP	コンパイラー	リンカー	デバッガー	Matlab ライブラリ	HLL（高級言語）	回路図入力	STATE EDITOR	論理合成	フィジカル合成	IP	Rocket IO/DCM ブロック生成ツール	ピン配置生成ツール	制約ファイルエディター	配置配線	フロアプランナ	FPGAエディター	チップ分割 設計ツール	消費電力計算ツール	タイミング解析ツール	実機デバッグツール	等価検証ツール	基板検証ツール	Bitファイル生成、書き込みツール	HDLシミュレータ	SWIFT IF (Rocket IO、CPUコアのシミュレーション)
Mentor Graphics	HDL Designer	HDL設計マネジメントツール																											
	Precision Synthesis	HDL合成ツール																											
	Modelsim	HDLシミュレータ																											
	FPGA Advantage	HDL Designer + Presicion + Modelsim																											
	Catapult-C	アンタイムドC++からのRTL合成								アンタイムドC++																			
	ICX/TAU	高速基板設計/ボード解析																											
	HyperLynx, HyperLynx GHz	伝送線路シミュレータ																											
aldec/Soliton Systems	Active-HDL /Pro	デザインエントリ+HDLシミュレータ																											
	Riviera	マルチプラットフォームシミュレータ																											
	Riviera IPT	ハードウェアアクセラレータ																											
	Active HDL Pro + Synplify	Active HDL Pro + Synplify																											
	CoVer	HW/SW協調検証																											
Synplicity	Synplify/Pro	HDL合成ツール																											
	Amplify	フィジカル合成ツール																											
	Certify	RTLでの複数チップ分割																											
	Identify	オンチップRTLデバッガツール																											
MAGMA	PALACE	フィジカル合成ツール																											
Impulse	Co Developer	ANSI-CからのRTL合成								ANSI-C																			
Celoxica	DK Design Suite	Handle-CからのRTL合成								Handel-C																			
Mathworls	Matlab/Simulink	Matlab/Simlink																											
AccelChip	Accel FPGA	Matlab M-CodeからのRTL合成																											
Computex	PALMiCE	FPGA実機デバッグツール																											
Agilent Technologies	FPGA Dynamic Probe	ロジックアナライザ用ソフトウェア																											

-
-